

EINLADUNG

Zeit: Donnerstag, 20. Juli 2006, 14.00 Uhr

Ort: Hörsaal AH VI, Ahornstr. 55

Referent: Dipl.-Inform. Volker Stolz

Thema: Temporale Assertions für sequentielle und
nebenläufige Programme

Abstract In diesem Vortrag stellen wir eine Erweiterung des bekannten Konzepts der sogenannten Assertions vor. Temporale Assertions erlauben die Spezifizierung modaler Sicherheitseigenschaften durch Formeln in LTL (*linear time logic*) mit parametrisierten Propositionen und werden zur Laufzeit überprüft.

Wir sehen dies als notwendigen Schritt, um eine wachsende Anzahl impliziter Anforderungen an Softwarespezifikationen zu überprüfen, die häufig nur informell in der Dokumentation einer Anwendungsschnittstelle gegeben sind. Solche Anforderungen sind häufig nicht mehr durch Typchecker, Compiler oder Model Checker zu verifizieren. Außerdem zeigen wir, wie unsere Technik auf bestehende Programme angewandt werden kann, ohne Veränderungen am Quelltext vorzunehmen.

Wie Assertions kann unser Ansatz natürlich nicht die Abwesenheit von Fehlern zeigen, aber er gibt dem Entwickler ein mächtigeres Werkzeug an die Hand, um Annahmen über das Programm zur Laufzeit zu testen.

Es laden ein: Die Dozenten der Informatik